

- AND論理ゲートはNAND論理ゲートとNOT論理ゲートを組み合わせて実現する。すなわちAND論理ゲートよりもNAND論理ゲートの方が面積も小さく、高速に動作する。

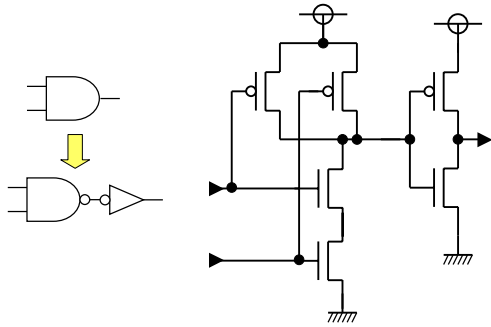
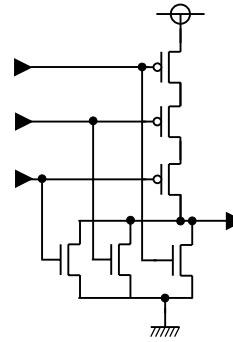


図3. 24 AND論理ゲート実現方法

32



- 3入力NOR
 - NMOSを並列に3個、PMOSを直列に3個接続

☆(練習問題回答)CMOS回路による3入力NOR論理ゲート³³