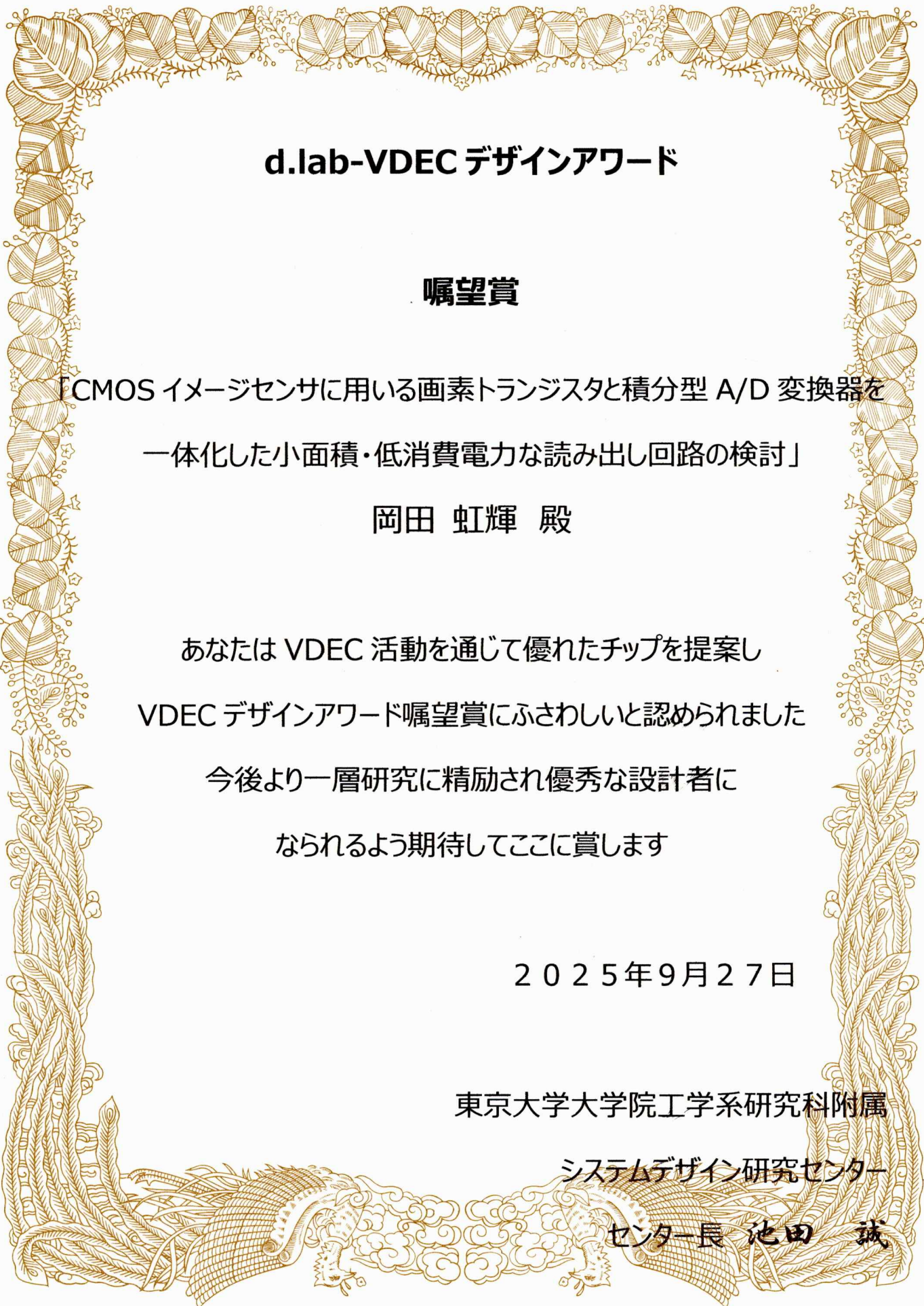




d.lab-VDEC デザインアワード

嘱望賞

「CMOS イメージセンサに用いる画素トランジスタと積分型 A/D 変換器を
一体化した小面積・低消費電力な読み出し回路の検討」

岡田 虹輝 殿

あなたは VDEC 活動を通じて優れたチップを提案し
VDEC デザインアワード嘱望賞にふさわしいと認められました
今後より一層研究に精励され優秀な設計者に
なられるよう期待してここに賞します

2025年9月27日

東京大学大学院工学系研究科附属

システムデザイン研究センター

センター長 池田 誠