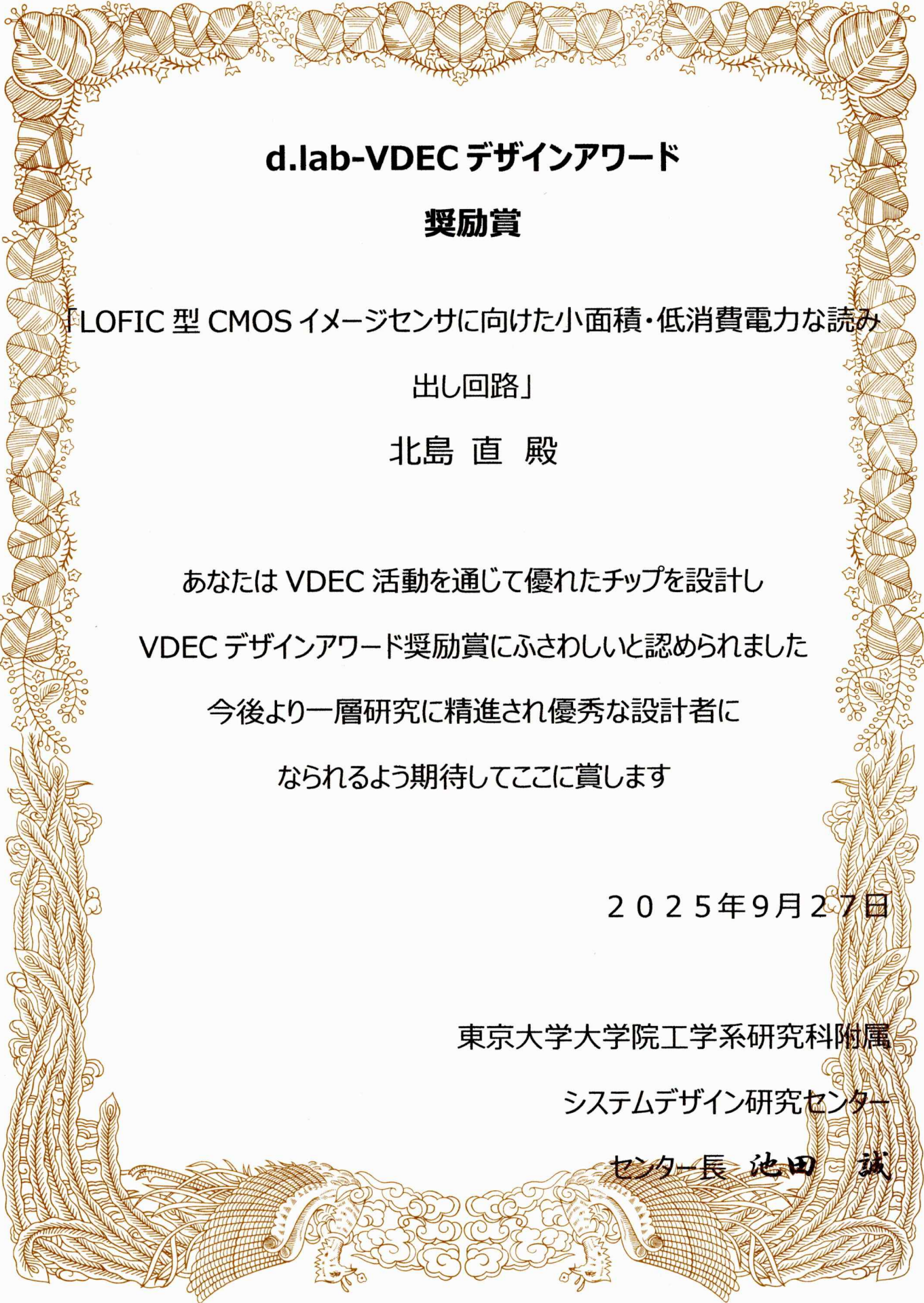




d.lab-VDEC デザインアワード

奨励賞

「FLOFIC 型 CMOS イメージセンサに向けた小面積・低消費電力な読み出し回路」

北島 直 殿

あなたは VDEC 活動を通じて優れたチップを設計し
VDEC デザインアワード奨励賞にふさわしいと認められました
今後より一層研究に精進され優秀な設計者に
なられるよう期待してここに賞します

2025年9月27日

東京大学大学院工学系研究科附属

システムデザイン研究センター

センター長 池田 誠