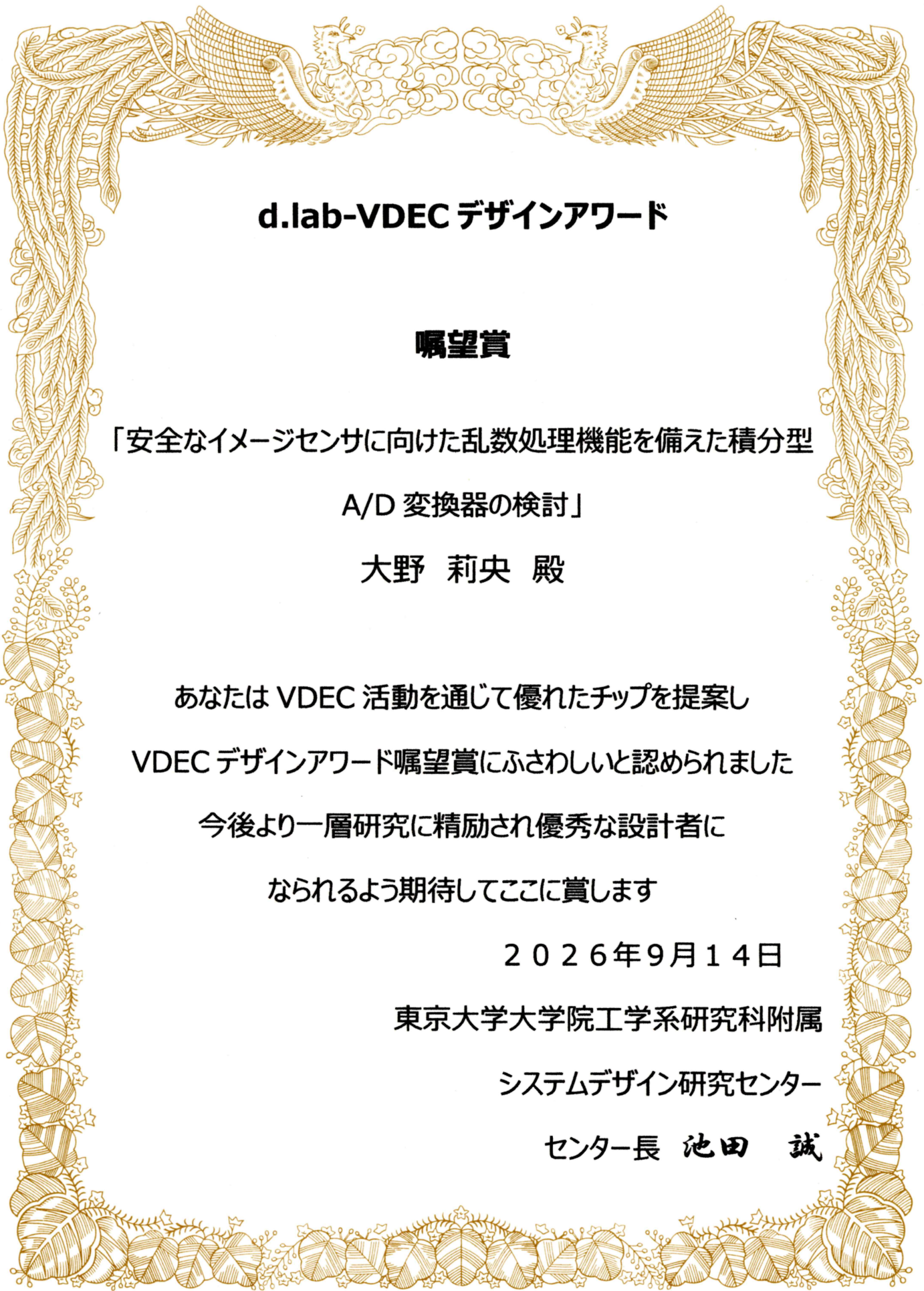




d.lab-VDEC デザインアワード

嘱望賞

「安全なイメージセンサに向けた乱数処理機能を備えた積分型

A/D 変換器の検討」

大野 莉央 殿

あなたは VDEC 活動を通じて優れたチップを提案し
VDEC デザインアワード嘱望賞にふさわしいと認められました
今後より一層研究に精励され優秀な設計者に
なられるよう期待してここに賞します

2026年9月14日

東京大学大学院工学系研究科附属

システムデザイン研究センター

センター長 池田 誠