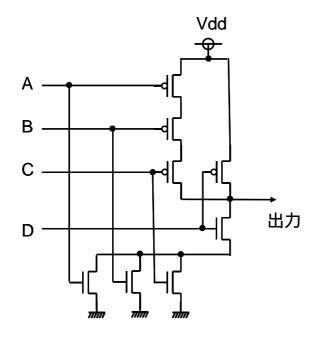
2003 年度 LSI 概論 小テスト問題(藤野第3回) 模範解答 12月 22日

学科名() 学生番号() 氏名()

(1)



(2)

定期的にリフレッシュ動作が必要である (DRAM) LSI の製造中に書き込まれるため , 書換えが不可能である (マスク ROM) CPU のキャッシュメモリとして使用されている (SRAM) デジカメなどの写真データの格納に使用されている (フラッシュメモリ)

(3) **C**

(4) $2^{12}*2^{12}=4 \times 1024 \times 4 \times 1024=16777216[bit] (=16[Mbit])$

(5)

[SDRAM]

100×64÷8=800 800MB/sec (*周波数から PC100 メモリと呼ばれている)

【DDR-SDRAM】

166×64×2÷8=26562656MB/sec(*データ転送レートから PC2100 メモリと呼ばれている)